

脳と接続するニューラル インタフェース技術

河野 剛士 豊橋技術科学大学

◎-- ニューロン, ニューラルインタフェース, エレクトロニクス

1. はじめに

昨年,2019年7月の確か16日だったと記憶している が、学生と私の居室で個別のミーティングを行っている 時、学生が「今、知り合いから連絡があって…」と言いつ つ、私に彼のスマートフォンの画面を見せてくれた。その 画面内では、ステージ上である人物が何か発表をしている ようで、その内容は、"脳に電極を埋め込む技術を開発し た"、"まだ実験段階だが、2年後には臨床試験に入る"、 "将来的にはヒトの脳とコンピュータを接続する"といっ た内容であった。ステージ上の人物は、自動運転のテスラ 社や民間で宇宙船を開発したスペースX社の設立者およ び CEO のイーロン・マスク氏であった。イーロン・マス ク氏は自身が創業した Neuralink 社⁽¹⁾で今回の技術を開発 し、またそれを基にした将来的な市場開拓を見据えている ようであった。

脳と外部の機械(コンピュータ)を接続するブレン・マ シン・インタフェース(BMI)は脳神経科学や生体医工学 の分野では随分前より研究されてきている(図1)。例え ば、ニューヨーク州立大学のChapin教授らはマウスがそ の脳信号を使って給水用装置を制御したことを発表した⁽²⁾ (図1(a))。この研究はその後、サルの脳信号を使ったロ ボットアームの制御⁽³⁾(図1(b))、2006年にはヒトの脳信 号を使ったコンピュータカーソルの制御⁽⁴⁾(図1(c))、さ らに、ロボットアームの制御まで発展した⁽⁵⁾。 これらはあくまで研究分野の話であると考えていた私 は、今回の7月の発表は、今後、新たな市場を開拓する重 要な技術になるのではないかと強く感じさせられた。

2. ニューロンの電気的な特性

脳計測は頭蓋内への侵襲型とそうでない非侵襲型に大別 される(図2)。非侵襲型には脳波(EEG)計測や,核磁 気共鳴画像法(fMRI),その他にも近赤外線法(NIRS)





図 1 脳と外部の機械(コンピュータ)を接続するブレン・マシン・インタフェース (BMI) (a) Copyright 1999, Springer Nature (b) Copyright 2000, Springer Nature (c) Copyright 2006, Springer Nature が含まれる。これらは頭皮上からの記録が可能であり,大 掛かりな手術が必要でない利点がある。一方で記録できる 脳信号の時間および空間分解能に限界がある。

侵襲型として脳組織表面の皮質脳波(ECoG)を計測す る手法がある。脳組織の表面に直接的に電極を配置するた め手術が必要であるが,非侵襲型の計測と比べ高い時間・ 空間分解能で脳信号を記録できる。さらに微小な電極を脳 組織に直接刺し込むことでその局所的な信号である局所集 合電位(LFP)や単一のニューロンに由来したより高い時 間・空間分解能のスパイク(Spike)[もしくは活動電位 (Action potential, AP)とも呼ぶ]が記録できる。

用途にもよるが,高い時間・空間分解能である、質の高い、脳信号を計測するには現在のところ侵襲型が有利である。

3. ニューロンと電気的に「つながる」神経電極

侵襲型として数多くの電極が開発されてきている。 ECoG 計測で用いられる電極は、柔らかい脳組織に対して 負担のない柔軟な基板材料が必要である。先の半導体製作 技術や MEMS 技術により近年では薄膜の ECoG 電極(例 えば 20 µm 厚⁽⁶⁾)が実現できる。またその微細加工技術 により高密度な電極の製作も可能である。

脳組織に刺し込む刺入型電極の一つの代表例として Wise 教授らによりアメリカミシガン大学で1980年代に開 発された「ミシガンプローブ」が挙げられる⁽⁷⁾(図3(a))。 半導体シリコン(Si)のエッチング技術により約40μm 幅のシャンクと呼ばれる細長い基板上に複数のマイクロサ イズの電極が配置されている。現在はアメリカの Neuronexus 社⁽⁸⁾より市販されている。もう一つの代表的な例 として, Normann 教授らにより 1990 年代にユタ大学で開 発された「ユタアレー」が挙げられる(図3(b))。半導 体製造技術でもあるダイシングにより,約80 µm 直径の シリコン製プローブ(ニードルとも言う)電極が100 µm 間隔で配置されている⁽⁹⁾。先のヒト脳によるコンピュータ のカーソルの制御やロボットアームの制御にはこのユタア レーが用いられた。現在はアメリカの Blackrock Microsystems 社⁽¹⁰⁾より市販されている。

その他にも数多くの刺入型電極が開発されている。図3 (c) は先のミシガンプローブ型のシャンク部に CMOS ア レーを形成したもので電極アレーの更なる高密度化を実現 した⁽¹¹⁾。一方でこれらの電極の基板材料には Si が用いら れている。その硬い材質は柔らかい脳組織を傷付けてしま い,組織の損傷につながる。この課題に対して最近では柔 軟な刺入型電極が開発されている。しかし,「柔軟な電極 をどのように脳に刺し込むのか?」という課題が残るが, これに対し一時的に微細な剛性プローブで刺し込む手法が 提案された⁽¹²⁾⁽¹³⁾(図3(d))。先の Neuralink 社も同様の 技術を用いている。

電極の柔軟性に加えて,組織損傷を低減するために更な る電極の微細化が必要である。Kozai 教授らはカーボン ファイバを応用して 8.6 μm 直径の超微細な電極を開発し た⁽¹⁴⁾(図3(e))。私たちも同様にこの組織損傷の課題を重 要視しており,その微細化として半導体 Si 結晶成長技術 の応用を提案し⁽¹⁵⁾,これまでに5~7 μm 直径の電極を



図3 これまでに開発されてきた刺入型(侵襲型)電極の例 (a) Neuronexus 社提供 (b) Blackrock Microsystems 社提供 (d) Copyright 2017, AAAS (e) Copyright 2012, Springer Nature 開発してきた⁽¹⁶⁾⁽¹⁷⁾(図3(f))。

4. 神経電極のこれからの課題

4.1 電極刺入に伴う組織の損傷

脳組織から見るとそれ自身に刺し込まれる電極は「異物| である。この異物は組織の損傷を引き起こす(図4)。脳 に刺し込まれる電極のサイズ(ここでは脳に刺入される部 位の直径もしくは幅)が50 µm 以上の場合,血管[血液 脳関門 (blood-brain barrier: BBB)] の損傷を引き起こ す⁽¹⁸⁾。これにより細胞への必要な物質の供給が障害され、 結果として脳組織の損傷につながる。私の専門分野でもあ る半導体集積回路技術や MEMS (Microelectromechanical systems)技術により電極のサイズを微小化することが可 能となったが. 20 µm 以上のサイズにおいてもグリア細 胞(glial cell)と呼ばれる脳組織内のニューロン以外の細 胞の損傷を引き起こす⁽¹⁹⁾。これらの組織損傷は、電極の 特性劣化につながる。具体的には、グリア細胞の一種であ るミクログリアが電極の周りに集積し(~1週間),また その後にアストロサイトが集積してしまう。これらは計測 の対象とするニューロンと電極(計測部位)との間に電気 的な絶縁を形成し、電極の記録においてはその信号対雑音 比(SNR)が低下し、信号記録ができなくなってしまう。 そもそも電極刺入の前の状態と比較した場合、細胞自身の 損傷だけでなく、細胞間のネットワークが破壊されてお り、脳構造が異なっている。

一方で刺し込まれる電極のサイズが10 µm以下の場合

においては,これらの細胞損傷を低減できる。これらの理 由から,私たちはこれまでに5~7 μm⁽¹⁶⁾⁽¹⁷⁾,さらには ナノスケールの刺入型電極⁽²⁰⁾⁽²¹⁾も開発してきている。

4.2 電極の多チャンネル化

計測において記録できる電極の数が多いことに越したこ とはない。究極には一つのニューロンに対し一つの記録電 極が対応できれば良いのだが、それでは電極の数が膨大に なってしまう。また電極の数の増加はそのまま電極サイズ の増大につながり、結果として先の組織損傷の問題になっ てしまう。

一つの電極の記録部位にはその近傍に位置する複数の ニューロンからの信号が混入する。そのため、その後の解 析(信号の特徴抽出など)によりニューロンのスパイク情 報を取り出すことが可能である。また長期計測においては 電極の記録部位と対象とするニューロンの位置ずれ等で同 ーニューロンからの記録が困難である(逆の言い方をすれ ば同一のニューロンか分からない)。そのため先の局所的 な複数ニューロンの信号である LFP(局所集合電位)に 着目する考え方もある。

4.3 無線技術

これらの神経電極は信号線となるケーブルを介して脳と 外部の計測器が接続されてしまう。計測される側の対象の 行動が制限されないためにも無線(ワイヤレス)による計 測技術が今後益々重要になってくると考える。特に侵襲型 の電極においては頭蓋内に完全に埋め込むことができれば 感染のリスクも防げる。



図 4 電極刺入に伴う組織損傷の課題 Copyright 2017, Springer Nature ワイヤレス技術には、1) 計測可能なチャネルの数とそ の計測時間(データ量)、2) 通信方式および伝送方式(リ アルタイム伝送かそうでない内臓メモリへの蓄積等)、ま た3) 電力の供給方法、そして4) 小型化、軽量化、も含 めシステム全体としての設計が重要となってくる。これら は計測の用途により多様であると考える。

5. その他

冒頭では,BMIについて紹介したが,このように脳内 に位置するニューロンを高い時空間分解能で計測(記録だ けでなく電気的な刺激も含む)するいわゆる神経電極は, 脳神経科学,さらには脳治療の分野においてもその貢献度 が高く今後においても重要な技術であることに変わりはな い。

具体的には、脳神経疾患の研究として実験モデル動物か

文 献

- (1) https://www.neuralink.com/
- (2) J. K. Chapin, K. A. Moxon, R. S. Markowitz, and M. A. L. Nicolelis : "Real-time control of a robot arm using simultaneously recorded neurons in the motor cortex", Vol.2, pp.664-670 (1999)
- (3) J. Wessberg, et al.: "Real-time prediction of hand trajectory by ensembles of cortical neurons in primates", Nature, Vol.408, pp.361-365 (2000)
- (4) L. R. Hochberg, et al.: "Neuronal ensemble control of prosthetic devices by a human with tetraplegia", Nature, Vol.442, pp.164-171 (2006)
- (5) L. R. Hochberg, et al.: "Reach and grasp by people with tetraplegia using a neurally controlled robotic arm", Nature, Vol.485, pp.372-375 (2012)
- (6) H. Toda, et al.: "Simultaneous recording of ECoG and intracortical neuronal, activity using a flexible multichannel electrode-mesh in visual cortex", Neuroimage, Vol.54, pp.203-212 (2011)
- (7) K. Najafi, K. D. Wise, and T. Mochizuki : "A high-yield IC-compatible multichannel recording array", IEEE Transactions on Electron Devices, Vol.32, pp.1206-1211 (1985)
- (8) https://neuronexus.com/
- (9) P. K. Campbel, K. E. Jones, R. J. Huber, K. W. Horch, and R. A. Normann: "A silicon based three dimensional neural interface", IEEE Trans. Biomed. Eng, Vol.38, pp.758-768 (1991)
- (10) https://www.blackrockmicro.com/
- (11) J. J. Jun, et al.: "Fully integrated silicon probes for high-density recording of neural activity", Nature, Vol.551, pp.232-236 (2017)
- (12) B. J. Kim, et al.: "3D Parylene sheath neural probe for chronic recordings", J. Neural Eng, p.10 (2013)
- (13) L. Luan, et al.: "Ultraflexible nanoelectronic probes form reliable, glial scar-free neural integration", Sci. Adv. 3, e1601966 (2017)
- (14) T. D. Y. Kozai, et al. : "Ultrasmall implantable composite microelec-

らの脳計測,異常発作を引き起こすてんかん(癲癇)の脳 内におけるその異常波の診断,などが挙げられる。また再 生医療の分野においても人工的に形成した細胞や組織の評 価への応用が考えられる。

6. おわりに

書き忘れたが,先のイーロン・マスク氏は「この技術を 健常者に応用する」と明言している。近い将来,脳とコン ピュータが接続される時代が実際に来るのではと実感して おり,また楽しみである。

私自身は,このニューラルインタフェース技術が世の中 に貢献する技術として育ってくれればと思い,研究室グ ループのメンバー達や共同研究者の協力を得ながら日々研 究を進めている。

trodes with bioactive surfaces for chronic neural interfaces", Nat. Mater, Vol.11, pp.1065–1073 (2012)

- (15) T. Kawano, et al.: "Fabrication and properties of ultrasmall Si wire arrays with circuits by vapor-liquid-solid growth", Sensors Actuators, A Phys. p.97-98 (2002)
- (16) A. Fujishiro, H. Kaneko, T. Kawashima, M. Ishida, and T. Kawano : "In vivo neuronal action potential recordings via three-dimensional microscale needle-electrode arrays", Sci. Rep, Vol.4, p.4868 (2014)
- (17) H. Sawahata, et al. : "Single 5 µm diameter needle electrode block modules for unit recordings in vivo", Sci. Rep, Vol.6, p.35806 (2016)
- (18) T. Saxena, et al. : "The impact of chronic blood-brain barrier breach on intracortical electrode function", Biomaterials, Vol.34, pp.4703-4713 (2013)
- (19) R. Chen, A. Canales, and P. Anikeeva : "Neural recording and modulation technologies", Nat. Rev. Mater. 2, pp.1-16 (2017)
- (20) Y. Kubota, et al.: "Nanoscale-tipped high-aspect-ratio vertical microneedle electrodes for intracellular recordings", Small, Vol.12, pp.2846-2853 (2016)
- (21) Y. Kubota, et al. : "Long nanoneedle-electrode devices for extracellular and intracellular recording in vivo", Sensors Actuators, B Chem. p.258 (2018)

河野 剛士

かわの・たけし(正員)

2005 年 4 月 ~ UC Berkeley, Post doctor (JSPS 海外特別研究員), 2007 年 5 月~豊橋技術科学大学電気・電子工学系助教を経て 2010 年 3 月~電気・電子情報工学系准教授。その間,2010 年 10 月~科 学技術振興機構さきがけ研究員(兼任)。2004 年 3 月 工学博士取 得(豊橋技術科学大学)。

*本稿は 2020 年7月 13 日に原稿をいただきました。